



Министерство образования Иркутской области
ГБПОУИО «Иркутский авиационный техникум»

Утверждаю

Зам. директора

 Коробкова Е.А.

«31» августа 2026 г.

КАЛЕНДАРНО-ТЕМАТИЧЕСКИЙ ПЛАН
на 2026 - 2027 учебный год

Специальности	09.02.01 Компьютерные системы и комплексы		
Наименование	МДК.01.01 Основы проектирования цифровой техники		
Курс и группа	2 курс КС-25-2		
Семестр	3		
Преподаватель (ФИО)	Тирский Андрей Ильич		
Работа обучающихся во взаимодействии с преподавателем	100		час
В том числе:			
теоретические занятия	54		час
лабораторные работы	0		час
практические занятия	44		час
курсовое проектирование	0		час
консультации	0		час
Самостоятельная работа	2		час
Проверил	Филиппова Т.Ф. 31.08.2026		

№	Вид занятия	Наименование разделов, тем, СРС	Кол-во	Домашнее задание
Раздел 1. Основы цифровой схемотехники				
Тема 1.1. Арифметические и логические основы цифровой техники				
1-2	теория	Системы счисления в цифровой и микропроцессорной технике. Форма представления чисел в разных системах счисления.	2	
3-4	теория	Правила перевода в системах счисления. Кодирование в прямом обратном и дополнительном кодах.	2	
5-6	теория	Перевод чисел из одной системы счисления в другую. Кодирование в прямой обратный и дополнительный код.	2	
7-8	теория	Арифметические операции в системах счисления. Двоично - десятичная арифметика.	2	
9-10	теория	Выполнение операций арифметических операций в системах счисления (сложение и вычитание).	2	
11	теория	Арифметические операции в системах счисления (умножение и деление).	1	
12	теория	Арифметические операции в системах счисления (умножение и деление).	1	
Тема 1.2. Логические основы цифровой техники				
13-14	теория	Элементарные логические функции. Основные логические функции: инверсия (НЕ/NOT), конъюнкция (И/AND), дизъюнкция (ИЛИ/OR) их свойства и законы.	2	
15-16	теория	Логические функции и элементы: исключающее ИЛИ (XOR), стрелка Пирса (ИЛИ-НЕ/NOR), штрих Шеффера (И-НЕ/NAND) их основные свойства и законы.	2	
17-18	теория	Основные законы алгебры логики. Формула де Моргана. Метод непосредственных преобразований.	2	
19-20	практическое занятие	Составление таблиц истинности для разных функций и схем.	2	
21-22	теория	Аналитическое представление булевых функций. Совершенная конъюнктивная нормальная форма (СКНФ). Совершенная дизъюнктивная нормальная форма (СДНФ).	2	
23-24	теория	Аналитическое представление булевых функций. Методы минимизации с применением карт Карно.	2	
25-26	Самостоятельная работа	Аналитическое представление булевых функций методом карт Вейча, методом Квайна-Мак-Класки.	2	
27-28	практическое занятие	Аналитическое представление булевых функций. Методы минимизации с применением карт Карно, СКНФ, СДНФ.	2	
29	практическое занятие	Минимизация заданной логической функции и построение схемы.	1	
30	практическое занятие	Минимизация заданной логической функции и построение схемы.	1	

Тема 1.3. Принципы построения цифровых узлов и схем				
31-32	теория	Основные характеристики цифровых микросхем. Понятие элементов, узлов и устройств компьютерной схемотехники.	2	
33-34	теория	Виды двоичных сигналов: потенциальные и импульсные. Классификация элементов. Характеристики и параметры логических элементов.	2	
35-36	практическое занятие	Основные понятия и структура ТЗ.	2	
37-38	практическое занятие	Анализ и интерпретация требований ТЗ.	2	
39-40	теория	Комбинационные схемы. Этапы проектирования комбинационных схем. Среды разработки.	2	
41-42	практическое занятие	Среда проектирования цифровых устройств Multisim.	2	
43-44	практическое занятие	Среда проектирования цифровых устройств Logisim.	2	
45-46	практическое занятие	Проектирование многовыходовых (многовыходных) комбинационных схем в среде Logisim.	2	
47	практическое занятие	Проектирование комбинационной схемы по заданной формуле в среде проектирования цифровых устройств.	1	
48	практическое занятие	Проектирование комбинационной схемы по заданной формуле в среде проектирования цифровых устройств.	1	
49-50	теория	Преобразователи кодов, шифраторы и дешифраторы. Применение в цифровых и микропроцессорных системах.	2	
51-52	практическое занятие	Проектирование шифраторов, дешифраторов и мажоритарных схем в среде Logisim.	2	
53-54	практическое занятие	Проектирование шифраторов, дешифраторов и мажоритарных схем в среде Multisim	2	
55-56	теория	Мультиплексоры и демультиплексоры. Применение в цифровых и микропроцессорных устройствах.	2	
57-58	теория	Реализация логических функций на мультиплексорах. Мультиплексирование и демультиплексирование шин. Буферные элементы.	2	
59-60	практическое занятие	Проектирование мультиплексоров и демультиплексоров в среде моделирования цифровых устройств.	2	
61-62	теория	Узлы комбинационного типа: компараторы и схемы сравнения.	2	
63-64	практическое занятие	Проектирование компараторов и схем сравнения в среде моделирования цифровых устройств.	2	
65-66	теория	Индикация. Схемы управления индикацией. Динамическая индикация.	2	
67-68	практическое занятие	Проектирование контроллера динамической индикации в среде моделирования цифровых устройств.	2	

69-70	теория	Узлы комбинационного типа: полусумматор, полный сумматор, многоразрядные сумматоры. Каскадирование сумматоров.	2	
71-72	теория	Узлы комбинационного типа. Двоично - десятичные сумматоры. Умножители. Построение арифметико-логического устройства.	2	
73-74	практическое занятие	Проектирование сумматора и вычитателя операционного блока арифметико - логического устройства.	2	
75-76	практическое занятие	Проектирование блока двоично - десятичной арифметики арифметико - логического устройства.	2	
77	практическое занятие	Проектирование логического блока арифметико - логического устройства.	1	
78	практическое занятие	Проектирование логического блока арифметико - логического устройства.	1	
Тема 1.4. Последовательностные схемы				
79-80	теория	Последовательные схемы: триггеры. Триггеры. Определение и назначение триггерных схем. Асинхронный RS триггер.	2	
81-82	теория	Синхронные триггеры со статическим управлением записью: RS-триггер, D-триггер, DV- триггер. Синхронные двухступенчатые триггеры. Общая структура двухступенчатого триггера.	2	
83-84	теория	Синхронные триггеры. JK- триггер. Динамические параметры синхронных триггеров с динамическим управлением записью.	2	
85-86	практическое занятие	Проектирование асинхронного RS триггера на логических элементах.	2	
87-88	практическое занятие	Проектирование синхронного D триггера на логических элементах. Проектирование синхронного D триггера на базе синхронного RS триггера.	2	
89-90	практическое занятие	Проектирование синхронного JK триггера на логических элементах. Проектирование синхронного JK триггера в качестве делителя частоты на 2 (Т триггер).	2	
91-92	теория	Последовательные схемы: регистры. Классификация регистров и регистровых файлов. Варианты применения.	2	
93-94	теория	Последовательные схемы: регистры. Параллельные и последовательные регистры. Принципы построения и организации записи.	2	
95-96	практическое занятие	Проектирование параллельного регистра с управляемой загрузкой данных и управлением чтения из регистра.	2	
97-98	практическое занятие	Проектирование последовательного сдвигового регистра с различными вариантами загрузки и считывания данных.	2	
99	теория	Последовательные схемы: универсальные регистры. Регистровая память. Безадресная кэш память.	1	

100	теория	Последовательные схемы: универсальные регистры. Регистровая память. Безадресная кэш память.	1	
Всего:			100	

ИСТОЧНИКИ

1. [основная] Черепанов, А. К. Микросхемотехника : учебник / А.К. Черепанов. — Москва : ИНФРА-М, 2023. — 292 с. — (Среднее профессиональное образование). - ISBN 978-5-16-015613-2. - Текст : электронный. - URL: <https://znanium.ru/catalog/product/1899022> . – Режим доступа: по подписке. +
2. [основная] Проектирование цифровых устройств : учебник / А.В. Кистрин, Б.В. Костров, М.Б. Никифоров, Д.И. Устюков. — Москва : КУРС : ИНФРА-М, 2022. — 352 с. — (Среднее профессиональное образование). - ISBN 978-5-906818-59-1. - Текст : электронный. - URL: <https://znanium.ru/catalog/product/1495622>. – Режим доступа: по подписке. +