

**Перечень теоретических и практических заданий к экзамену  
по МДК.01.01 Основы проектирования цифровой техники  
(2 курс, 4 семестр 2026-2027 уч. г.)**

**Форма контроля:** Практическая работа (Информационно-аналитический)

**Описательная часть:** По выбору выполнить 1 теоретическое задание и 1 практическое задание

**Перечень теоретических заданий:**

**Задание №1**

Выполнить арифметические действия:

$$1110110100_2 + 1001110011_2$$

$$101010_2 - 100_2$$

$$1100110_2 * 100110_2$$

| Оценка | Показатели оценки    |
|--------|----------------------|
| 5      | Выполнено 3 примера. |
| 4      | Выполнено 2 примера. |
| 3      | Выполнен 1 пример.   |

**Задание №2**

Выполнить перевод из одной системы счисления в другую:

1.  $655_{10} - X_2$

2.  $247,2_{10} - X_8$

3.  $316_{10} - X_{16}$

| Оценка | Показатели оценки    |
|--------|----------------------|
| 5      | Выполнено 3 примера. |
| 4      | Выполнено 2 примера. |
| 3      | Выполнен 1 пример.   |

**Задание №3**

Выполнить арифметические действия:

1.  $11101101_2 + 10011100_2$

2.  $101011_2 - 10011_2$

3.  $110011_2 * 100111_2$

| Оценка | Показатели оценки    |
|--------|----------------------|
| 5      | Выполнено 3 примера. |
| 4      | Выполнено 2 примера. |
| 3      | Выполнен 1 пример.   |

#### Задание №4

Выполнить перевод из одной системы счисления в другую:

1.  $311_{10} - X_2$

2.  $164,3_{10} - X_8$

3.  $233_{10} - X_{16}$

| Оценка | Показатели оценки    |
|--------|----------------------|
| 5      | Выполнено 3 примера. |
| 4      | Выполнено 2 примера. |
| 3      | Выполнен 1 пример.   |

#### Задание №5

Выполнить арифметические действия:

1.  $11101101110_2 + 10011100001_2$

2.  $10101110_2 - 1001110_2$

3.  $11001111_2 * 10011100_2$

| Оценка | Показатели оценки    |
|--------|----------------------|
| 5      | Выполнено 3 примера. |
| 4      | Выполнено 2 примера. |
| 3      | Выполнен 1 пример.   |

#### Задание №6

Выполнить перевод из одной системы счисления в другую:

1.  $702_{10} - X_2$

2.  $201,5_{10} - X_8$

3.  $350_{10} - X_{16}$

| Оценка | Показатели оценки    |
|--------|----------------------|
| 5      | Выполнено 3 примера. |
| 4      | Выполнено 2 примера. |
| 3      | Выполнен 1 пример.   |

### Задание №7

Составить таблицу истинности по логической функции:

$$(x \cdot y) \vee (\bar{x} \cdot \bar{y})$$

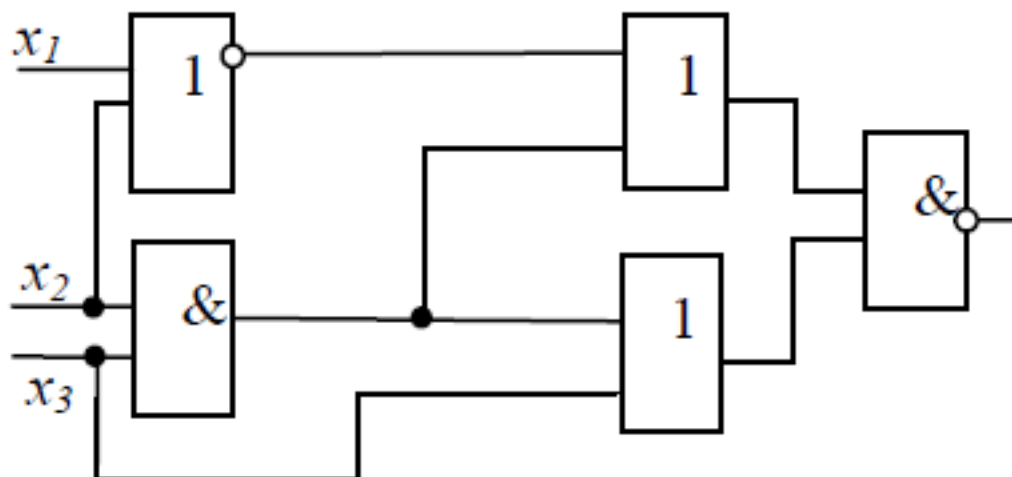
$$(\overline{x \cdot y}) \oplus (x \vee y)$$

$$x \cdot y \cdot (y \oplus z)$$

| Оценка | Показатели оценки    |
|--------|----------------------|
| 5      | Выполнено 3 примера. |
| 4      | Выполнено 2 примера. |
| 3      | Выполнен 1 пример.   |

### Задание №8

По схеме составить логическое выражение и таблицу истинности.



| Оценка | Показатели оценки                             |
|--------|-----------------------------------------------|
| 5      | Составлено выражение и таблица истинности.    |
| 4      | Составлено выражение, нет таблицы истинности. |
| 3      | Составлено выражение с ошибками.              |

### Задание №9

Составить таблицу истинности по логической функции:

$$(\bar{z} \oplus y) \cdot (\bar{z} \oplus \bar{x})$$

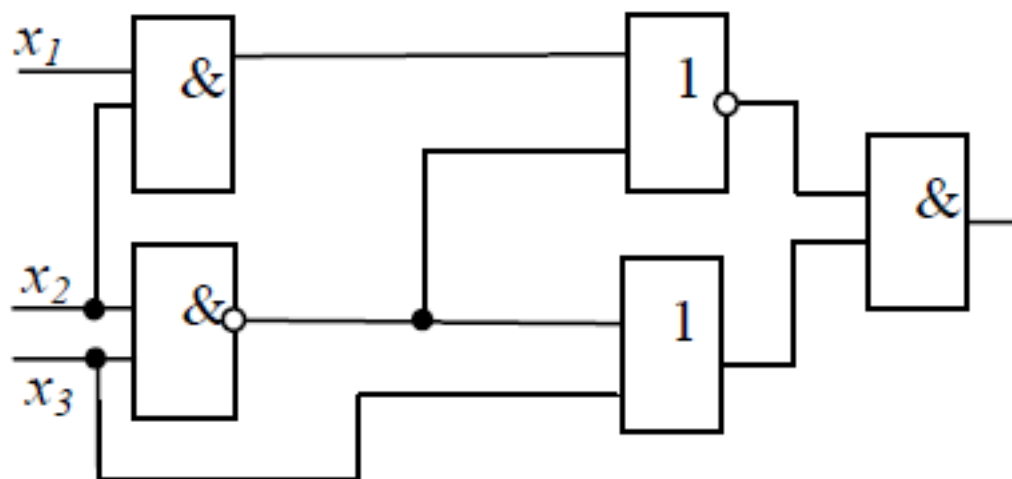
$$(x \cdot \bar{y}) \vee (\bar{x} \oplus z)$$

$$(x \cdot y) \oplus (\bar{x} \cdot z)$$

| Оценка | Показатели оценки    |
|--------|----------------------|
| 5      | Выполнено 3 примера. |
| 4      | Выполнено 2 примера. |
| 3      | Выполнен 1 пример.   |

### Задание №10

По схеме составить логическое выражение и таблицу истинности.



| Оценка | Показатели оценки                                        |
|--------|----------------------------------------------------------|
| 5      | Составлено логическое выражение и таблица истинности.    |
| 4      | Составлено логическое выражение, нет таблицы истинности. |
| 3      | Составлено логическое выражение с ошибками.              |

### Задание №11

Описать работу блоков постоянной памяти.

Перечислить название основных узлов блоков постоянной памяти.

| Оценка | Показатели оценки                                                  |
|--------|--------------------------------------------------------------------|
| 5      | Описана работа блоков. Перечислены названия основных узлов блоков. |
| 4      | Описана работа блоков.                                             |
| 3      | Перечислены названия основных узлов блоков.                        |

### Задание №12

Написать порядок работы и особенности триггера D-типа.

Перечислить основное применение триггера.

| Оценка | Показатели оценки                                                                                |
|--------|--------------------------------------------------------------------------------------------------|
| 5      | Расписан порядок работы и особенности триггера D-типа. Перечислены основные применения триггера. |
| 4      | Расписан порядок работы и особенности триггера D-типа.                                           |
| 3      | Перечислены основные применения триггера.                                                        |

### Задание №13

Написать определение, назначение, применение в схемах вычислительной технике дешифратора.

Нарисовать его условно-графическое изображение.

| Оценка | Показатели оценки                                                          |
|--------|----------------------------------------------------------------------------|
| 5      | Написано определение, назначение и применение дешифратора. Зарисована УГО. |
| 4      | Написано определение, назначение дешифратора. Зарисована УГО.              |
| 3      | Написано определение, назначение и применение дешифратора.                 |

### Задание №14

Написать порядок работы и особенности триггера RS-типа.

Перечислить основное применение триггера.

| Оценка | Показатели оценки                                                                                             |
|--------|---------------------------------------------------------------------------------------------------------------|
| 5      | Расписаны порядок работы и особенности триггера RS-типа.<br>Перечислено основное применение триггера RS-типа. |
| 4      | Расписаны порядок работы и особенности триггера RS-типа.                                                      |
| 3      | Перечислено основное применение триггера RS-типа.                                                             |

### Задание №15

Написать порядок работы и особенности триггера JK-типа.

Перечислить основное применение триггера.

| Оценка | Показатели оценки                                                                                             |
|--------|---------------------------------------------------------------------------------------------------------------|
| 5      | Расписаны порядок работы и особенности триггера JK-типа.<br>Перечислено основное применение триггера JK-типа. |
| 4      | Расписаны порядок работы и особенности триггера JK-типа.                                                      |
| 3      | Перечислено основное применение триггера JK-типа.                                                             |

### Задание №16

Написать порядок работы и особенности триггера T-типа.

Перечислить основное применение триггера.

| Оценка | Показатели оценки                                                                                               |
|--------|-----------------------------------------------------------------------------------------------------------------|
| 5      | Расписаны порядок работы и особенности триггера Т-типа.<br><br>Перечислено основное применение триггера Т-типа. |
| 4      | Расписаны порядок работы и особенности триггера Т-типа.                                                         |
| 3      | Перечислено основное применение триггера Т-типа.                                                                |

### Задание №17

Перечислить основные логические элементы.

Написать таблицы истинности основных логических элементов.

Начертить условно-графическое обозначение основных логических элементов (отечественное и зарубежное).

| Оценка | Показатели оценки                                                                                                                                                                                                  |
|--------|--------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| 5      | Перечислены основные логические элементы.<br><br>Зарисованы таблицы истинности логических элементов.<br><br>Зарисованы условно-графические обозначения основных логических элементов (отечественное и зарубежное). |
| 4      | Перечислены основные логические элементы.<br><br>Зарисованы таблицы истинности логических элементов.                                                                                                               |
| 3      | Перечислены основные логические элементы.<br><br>Зарисованы условно-графические обозначения основных логических элементов (отечественное и зарубежное).                                                            |

### Задание №18

Дать определение регистру.

Перечислить основное назначение регистров.

Перечислить основные элементы регистров.

| Оценка | Показатели оценки |
|--------|-------------------|
|        |                   |

|   |                                                                                                                     |
|---|---------------------------------------------------------------------------------------------------------------------|
| 5 | Дано определение.<br><br>Перечислено основное назначение регистров.<br><br>Перечислены основные элементы регистров. |
| 4 | Дано определение.<br><br>Перечислены основные элементы регистров.                                                   |
| 3 | Перечислены основные элементы регистров.                                                                            |

### Задание №19

Дать определение счетчику.

Перечислить основное назначение счетчиков.

Перечислить основные элементы счетчиков.

| Оценка | Показатели оценки                                                                               |
|--------|-------------------------------------------------------------------------------------------------|
| 5      | Дано определение.<br><br>Перечислено основное назначение.<br><br>Перечислены основные элементы. |
| 4      | Дано определение.<br><br>Перечислены основные элементы.                                         |
| 3      | Перечислены основные элементы.                                                                  |

### Задание №20

Написать определение, назначение, применение в схемах вычислительной технике шифратора.

Нарисовать его условно-графическое изображение.

| Оценка | Показатели оценки                                                                    |
|--------|--------------------------------------------------------------------------------------|
| 5      | Дано определение, назначение, применение шифратора.<br><br>Зарисовано УГО шифратора. |
| 4      | Дано определение и назначение шифратора.<br><br>Зарисовано УГО шифратора.            |



|   |                                                              |
|---|--------------------------------------------------------------|
| 3 | Дано определение шифратора.<br><br>Зарисовано УГО шифратора. |
|---|--------------------------------------------------------------|

### Задание №21

Заполнить таблицу. Сделать сравнительный анализ элементов.

| Обозначение<br>БИС | Технология<br>изготовления | Информационная<br>емкость, бит | Время<br>выборки, нс |
|--------------------|----------------------------|--------------------------------|----------------------|
| 505PE3             |                            |                                |                      |
| K555PE4            |                            |                                |                      |
| K568PE1            |                            |                                |                      |
| K596PE1            |                            |                                |                      |

| Оценка | Показатели оценки                   |
|--------|-------------------------------------|
| 5      | Представлен анализ для 4 элементов. |
| 4      | Представлен анализ для 3 элементов. |
| 3      | Представлен анализ для 2 элементов. |

### Задание №22

Используя справочник по интегральным микросхемам, определить из каких элементах состоят устройства - 74HC138D, 74HC4051, 74HC151D.

| Оценка | Показатели оценки        |
|--------|--------------------------|
| 5      | Определены 3 микросхемы. |
| 4      | Определены 2 микросхемы. |
| 3      | Определена 1 микросхема. |

### Задание №23

Заполнить таблицу.

Сделать сравнительный анализ элементов микросхем.

| Обозначение<br>БИС | Технология<br>изготовления | Информационная<br>емкость, бит | Время<br>выборки, нс |
|--------------------|----------------------------|--------------------------------|----------------------|
| SN74LS165J         |                            |                                |                      |
| SN74LS166J         |                            |                                |                      |
| SN7416J            |                            |                                |                      |
| SN74LS673J         |                            |                                |                      |

| Оценка | Показатели оценки                   |
|--------|-------------------------------------|
| 5      | Представлен анализ для 4 микросхем. |
| 4      | Представлен анализ для 3 микросхем. |
| 3      | Представлен анализ для 2 микросхем. |

#### Задание №24

Дать определение регистру.

Перечислить основное назначение регистров.

Перечислить основные элементы регистров.

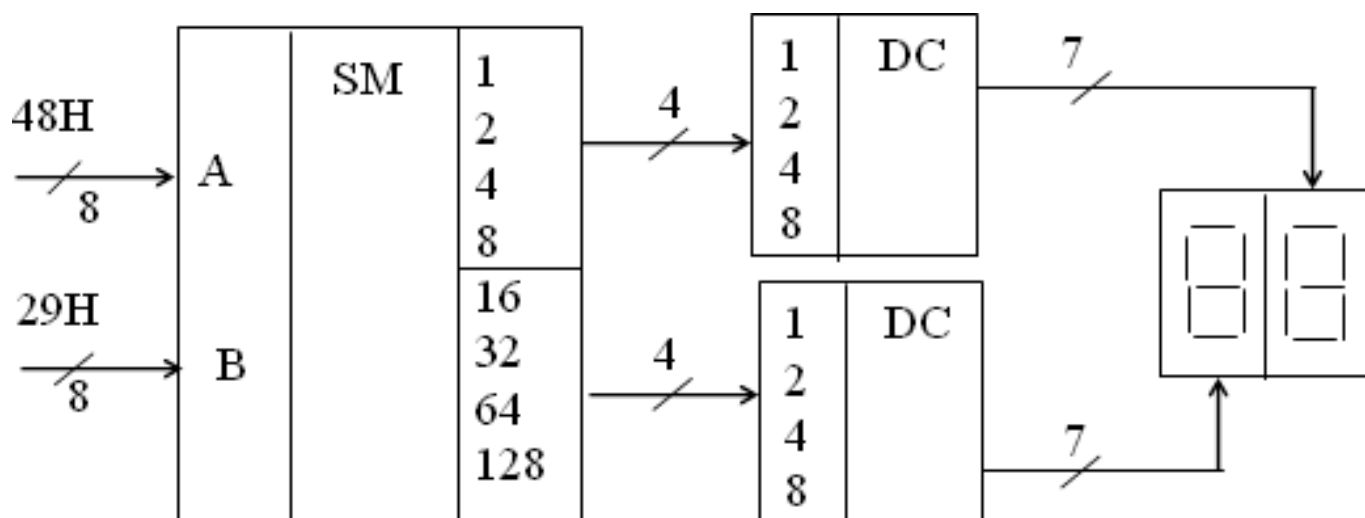
| Оценка | Показатели оценки                                                                               |
|--------|-------------------------------------------------------------------------------------------------|
| 5      | Дано определение.<br><br>Перечислено основное применение.<br><br>Перечислены основные элементы. |
| 4      | Дано определение.<br><br>Перечислены основные элементы.                                         |
| 3      | Перечислены основные элементы.                                                                  |

#### Задание №25

Выполнить анализ схемы.

Определить какие логические элементы используется в схеме.

Определить принцип работы элементов, используемых в схеме.



| Оценка | Показатели оценки                                                                                               |
|--------|-----------------------------------------------------------------------------------------------------------------|
| 5      | <p>Выполнен анализ схемы.</p> <p>Определены логические элементы.</p> <p>Определен принцип работы элементов.</p> |
| 4      | <p>Выполнен анализ схемы.</p> <p>Определены логические элементы.</p>                                            |
| 3      | <p>Выполнен анализ схемы.</p> <p>Определены не все логические элементы.</p>                                     |

### Перечень практических заданий:

#### Задание №1

В программе Logisim спроектировать схему дешифратора и вывести на экран таблицу истинности.

| Оценка | Показатели оценки                                                           |
|--------|-----------------------------------------------------------------------------|
| 5      | Дешифратор смоделирован верно, выведена таблица истинности.                 |
| 4      | Дешифратор смоделирован верно, нет таблицы истинности.                      |
| 3      | Дешифратор смоделирован с незначительными ошибками, нет таблицы истинности. |

#### Задание №2

В программе Multisim спроектировать простейший компаратор.

| Оценка | Показатели оценки |
|--------|-------------------|
|--------|-------------------|

|   |                                                                     |
|---|---------------------------------------------------------------------|
| 5 | Спроектирован простейший компаратор без ошибок.                     |
| 4 | Спроектирован простейший компаратор с незначительными ошибками.     |
| 3 | Спроектирован простейший компаратор с ошибками, индикация не горит. |

### Задание №3

В программе Multisim спроектировать простейший сумматор.

| Оценка | Показатели оценки                                                 |
|--------|-------------------------------------------------------------------|
| 5      | Спроектирован простейший сумматор без ошибок.                     |
| 4      | Спроектирован простейший сумматор с незначительными ошибками.     |
| 3      | Спроектирован простейший сумматор с ошибками, индикация не горит. |

### Задание №4

В программе Logisim спроектировать мультиплексор на 8 входов, вывести таблицу истинности.

| Оценка | Показатели оценки                                                     |
|--------|-----------------------------------------------------------------------|
| 5      | Спроектирован мультиплексор на 8 входов, выведена таблица истинности. |
| 4      | Спроектирован мультиплексор на 8 входов, нет таблицы истинности.      |
| 3      | Спроектирован мультиплексор на 8 входов с ошибками.                   |

### Задание №5

В программе Logisim спроектировать демultipлексор на 16 выходов, вывести таблицу истинности.

| Оценка | Показатели оценки                                                        |
|--------|--------------------------------------------------------------------------|
| 5      | Спроектирован демultipлексор на 16 выходов, выведена таблица истинности. |
| 4      | Спроектирован демultipлексор на 16 выходов, нет таблицы истинности.      |
| 3      | Спроектирован демultipлексор на 16 выходов с незначительными ошибками.   |

### Задание №6

В программе Logisim спроектировать асинхронный суммирующий счетчик с последовательным переносом и вывести на экран таблицу истинности.

| Оценка | Показатели оценки                                                                                        |
|--------|----------------------------------------------------------------------------------------------------------|
| 5      | Спроектирован асинхронный суммирующий счетчик с последовательным переносом, выведена таблица истинности. |

|   |                                                                                                     |
|---|-----------------------------------------------------------------------------------------------------|
| 4 | Спроектирован асинхронный суммирующий счетчик с последовательным переносом, нет таблицы истинности. |
| 3 | Спроектирован асинхронный суммирующий счетчик с последовательным переносом с ошибками.              |

### Задание №7

В программе Logisim спроектировать асинхронный вычитающий счетчик с последовательным переносом и вывести на экран таблицу истинности.

| Оценка | Показатели оценки                                                                                       |
|--------|---------------------------------------------------------------------------------------------------------|
| 5      | Спроектирован асинхронный вычитающий счетчик с последовательным переносом, выведена таблица истинности. |
| 4      | Спроектирован асинхронный вычитающий счетчик с последовательным переносом, нет таблицы истинности.      |
| 3      | Спроектирован асинхронный вычитающий счетчик с последовательным переносом с ошибками.                   |

### Задание №8

В программе Logisim спроектировать синхронный D-триггер на элементах штрих Шеффера и вывести на экран таблицу истинности.

| Оценка | Показатели оценки                                                                           |
|--------|---------------------------------------------------------------------------------------------|
| 5      | Спроектирован синхронный D-триггер на элементах штрих Шеффера, выведена таблица истинности. |
| 4      | Спроектирован синхронный D-триггер на элементах штрих Шеффера, нет таблицы истинности.      |
| 3      | Спроектирован синхронный D-триггер на других элементах, выведена таблица истинности.        |

### Задание №9

В программе Logisim спроектировать асинхронный реверсивный счетчик с последовательным переносом и вывести на экран таблицу истинности.

| Оценка | Показатели оценки                                                                                        |
|--------|----------------------------------------------------------------------------------------------------------|
| 5      | Спроектирован асинхронный реверсивный счетчик с последовательным переносом, выведена таблица истинности. |
| 4      | Спроектирован асинхронный реверсивный счетчик с последовательным переносом, нет таблицы истинности.      |

|   |                                                                                        |
|---|----------------------------------------------------------------------------------------|
| 3 | Спроектирован асинхронный реверсивный счетчик с последовательным переносом с ошибками. |
|---|----------------------------------------------------------------------------------------|

### Задание №10

В программе Logisim спроектировать асинхронный счетчик со сквозным переносом (суммирующий) и вывести на экран таблицу истинности.

| Оценка | Показатели оценки                                                                                   |
|--------|-----------------------------------------------------------------------------------------------------|
| 5      | Спроектирован асинхронный счетчик со сквозным переносом (суммирующий), выведена таблица истинности. |
| 4      | Спроектирован асинхронный счетчик со сквозным переносом (суммирующий), нет таблицы истинности.      |
| 3      | Спроектирован асинхронный счетчик со сквозным переносом (суммирующий) с ошибками.                   |

### Задание №11

Спроектировать блок памяти в программе Multisim.

Пояснить принцип энергозависимости.

| Оценка | Показатели оценки                                                                |
|--------|----------------------------------------------------------------------------------|
| 5      | Спроектирован блок памяти без ошибок. Дано пояснение принципу энергозависимости. |
| 4      | Спроектирован блок памяти без ошибок. Нет пояснения принципа энергозависимости.  |
| 3      | Спроектирован блок памяти с ошибками.                                            |

### Задание №12

В программе Multisim спроектировать схему триггера D-типа.

| Оценка | Показатели оценки                                                                 |
|--------|-----------------------------------------------------------------------------------|
| 5      | Спроектирована схема триггера D-типа без ошибок. Индикация работает корректно.    |
| 4      | Спроектирована схема триггера D-типа с ошибками. Индикация работает не корректно. |
| 3      | Спроектирована схема триггера D-типа с ошибками. Индикация не работает.           |

### Задание №13

В программе Multisim спроектировать схему дешифратора на логических элементах.

| Оценка | Показатели оценки |
|--------|-------------------|
|--------|-------------------|

|   |                                                              |
|---|--------------------------------------------------------------|
| 5 | Спроектирована схема дешифратора без ошибок.                 |
| 4 | Спроектирована схема дешифратора с незначительными ошибками. |
| 3 | Спроектирована схема дешифратора с ошибками.                 |

#### **Задание №14**

В программе Logisim спроектировать схему триггера RS-типа и вывести на экран таблицу истинности.

| Оценка | Показатели оценки                                                               |
|--------|---------------------------------------------------------------------------------|
| 5      | Спроектирована схема триггера RS-типа без ошибок и выведена таблица истинности. |
| 4      | Спроектирована схема триггера RS-типа без ошибок и нет таблицы истинности.      |
| 3      | Спроектирована схема триггера RS-типа с ошибками.                               |

#### **Задание №15**

В программе Logisim спроектировать схему асинхронного триггера JK-типа и вывести на экран таблицу истинности.

| Оценка | Показатели оценки                                                                            |
|--------|----------------------------------------------------------------------------------------------|
| 5      | Спроектирована схема асинхронного триггера JK-типа без ошибок и выведена таблица истинности. |
| 4      | Спроектирована схема асинхронного триггера JK-типа без ошибок и нет таблицы истинности.      |
| 3      | Спроектирована схема асинхронного триггера JK-типа с ошибками.                               |

#### **Задание №16**

В программе Multisim спроектировать схему триггера T-типа и вывести на экран таблицу истинности.

| Оценка | Показатели оценки                                                                           |
|--------|---------------------------------------------------------------------------------------------|
| 5      | Спроектирована схема асинхронного триггера T-типа без ошибок и выведена таблица истинности. |
| 4      | Спроектирована схема асинхронного триггера T-типа без ошибок, нет таблицы истинности.       |
| 3      | Спроектирована схема асинхронного триггера T-типа с ошибками.                               |

#### **Задание №17**

В программе Logisim спроектировать синхронный суммирующий счетчик со сквозным переносом и вывести на экран таблицу истинности.

| Оценка | Показатели оценки                                                                                           |
|--------|-------------------------------------------------------------------------------------------------------------|
| 5      | Спроектирован синхронный суммирующий счетчик со сквозным переносом без ошибок, выведена таблица истинности. |
| 4      | Спроектирован синхронный суммирующий счетчик со сквозным переносом без ошибок, нет таблицы истинности.      |
| 3      | Спроектирован синхронный суммирующий счетчик со сквозным переносом с ошибками.                              |

### Задание №18

В программе Logisim спроектировать параллельный регистр и вывести на экран таблицу истинности.

| Оценка | Показатели оценки                                                           |
|--------|-----------------------------------------------------------------------------|
| 5      | Спроектирован параллельный регистр без ошибок, выведена таблица истинности. |
| 4      | Спроектирован параллельный регистр без ошибок, нет таблицы истинности.      |
| 3      | Спроектирован параллельный регистр с ошибками.                              |

### Задание №19

В программе Logisim спроектировать синхронный счетчик со сквозным переносом на D-триггере и вывести на экран таблицу истинности.

| Оценка | Показатели оценки                                                                                                      |
|--------|------------------------------------------------------------------------------------------------------------------------|
| 5      | Спроектирована схема синхронного счетчика со сквозным переносом на D-триггере без ошибок, выведена таблица истинности. |
| 4      | Спроектирована схема синхронного счетчика со сквозным переносом на D-триггере без ошибок, нет таблицы истинности.      |
| 3      | Спроектирована схема синхронного счетчика со сквозным переносом на D-триггере с ошибками.                              |

### Задание №20

В программе Multisim спроектировать схему шифратора на логических элементах.

| Оценка | Показатели оценки                                                                  |
|--------|------------------------------------------------------------------------------------|
| 5      | Спроектирована схема шифратора на логических элементах без ошибок.                 |
| 4      | Спроектирована схема шифратора на логических элементах с незначительными ошибками. |



|   |                                                                    |
|---|--------------------------------------------------------------------|
| 3 | Спроектирована схема шифратора на логических элементах с ошибками. |
|---|--------------------------------------------------------------------|

### Задание №21

В программе Logisim спроектировать синхронный суммирующий счетчик с параллельным переносом и вывести на экран таблицу истинности.

| Оценка | Показатели оценки                                                                                              |
|--------|----------------------------------------------------------------------------------------------------------------|
| 5      | Спроектирован синхронный суммирующий счетчик с параллельным переносом без ошибок, выведена таблица истинности. |
| 4      | Спроектирован синхронный суммирующий счетчик с параллельным переносом без ошибок, нет таблицы истинности.      |
| 3      | Спроектирован синхронный суммирующий счетчик с параллельным переносом с ошибками.                              |

### Задание №22

В программе Logisim спроектировать параллельный однофазный регистр и вывести на экран таблицу истинности.

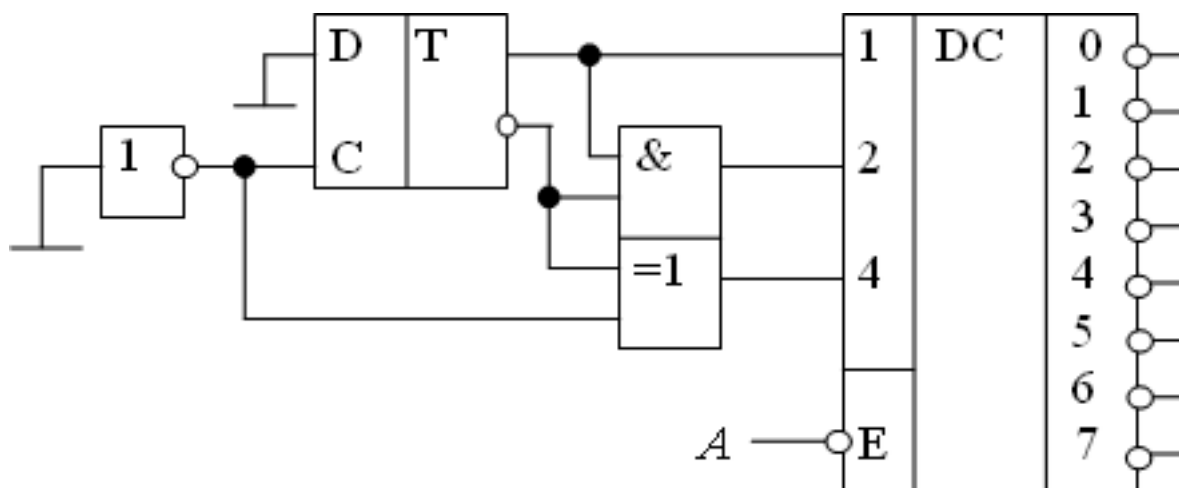
| Оценка | Показатели оценки                                                                      |
|--------|----------------------------------------------------------------------------------------|
| 5      | Спроектирован параллельный однофазный регистр без ошибок, выведена таблица истинности. |
| 4      | Спроектирован параллельный однофазный регистр без ошибок, нет таблицы истинности.      |
| 3      | Спроектирован параллельный однофазный регистр с ошибками.                              |

### Задание №23

Выполнить анализ схемы.

Написать какие логические элементы используются на схеме.

Описать принцип действия всех элементов.



| Оценка | Показатели оценки                                                                                                 |
|--------|-------------------------------------------------------------------------------------------------------------------|
| 5      | <p>Выполнен анализ схемы.</p> <p>Распианы логические элементы.</p> <p>Описан принцип действия всех элементов.</p> |
| 4      | <p>Выполнен анализ схемы.</p> <p>Распианы логические элементы.</p>                                                |
| 3      | <p>Выполнен анализ схемы.</p> <p>Распианы не все логические элементы.</p>                                         |

#### Задание №24

В программе Logisim спроектировать параллельный парафазный регистр и вывести на экран таблицу истинности.

| Оценка | Показатели оценки                                                                      |
|--------|----------------------------------------------------------------------------------------|
| 5      | Спроектирован параллельный парафазный регистр без ошибок, выведена таблица истинности. |
| 4      | Спроектирован параллельный парафазный регистр без ошибок, нет таблицы истинности.      |
| 3      | Спроектирован параллельный парафазный регистр с ошибками.                              |

#### Задание №25

В программе Logisim спроектировать последовательно реверсивный регистр и вывести на экран таблицу истинности.

| Оценка | Показатели оценки                                                                          |
|--------|--------------------------------------------------------------------------------------------|
| 5      | Спроектирован последовательно реверсивный регистр без ошибок, выведена таблица истинности. |
| 4      | Спроектирован последовательно реверсивный регистр без ошибок, нет таблицы истинности.      |
| 3      | Спроектирован последовательно реверсивный регистр с ошибками                               |