



Министерство образования Иркутской области
Областное государственное образовательное
учреждение среднего профессионального образования
«Иркутский авиационный техникум»

УТВЕРЖДАЮ
Директор
ОГБОУ СПО "ИАТ"

_____/Семёнов В.Г.
«29» мая 2015 г.

ФОНД ОЦЕНОЧНЫХ СРЕДСТВ ПО ДИСЦИПЛИНЕ

ОП.02 Архитектура компьютерных систем

специальности

09.02.03 Программирование в компьютерных системах

Иркутск, 2015

Рассмотрена
цикловой комиссией

Председатель ЦК

 /М.А. Кудрявцева /

№	Разработчик ФИО
1	Антонова Валентина Алексеевна

1. ОБЩИЕ ПОЛОЖЕНИЯ

1.1. Область применения фонда оценочных средств (ФОС)

ФОС по дисциплине является частью программы подготовки специалистов среднего звена по специальности 09.02.03 Программирование в компьютерных системах

1.2. Место дисциплины в структуре ППССЗ:

ОП.00 Общепрофессиональный цикл.

1.3. Цели и задачи дисциплины – требования к результатам освоения дисциплины

В результате освоения дисциплины обучающийся должен	№ дидактической единицы	Формируемая дидактическая единица
Знать	1.1	базовые понятия и основные принципы построения архитектур вычислительных систем;
	1.2	типы вычислительных систем и их архитектурные особенности;
	1.3	организацию и принцип работы основных логических блоков компьютерных систем;
	1.4	процессы обработки информации на всех уровнях компьютерных архитектур;
	1.5	основные компоненты программного обеспечения компьютерных систем;
	1.6	основные принципы управления ресурсами и организации доступа к этим ресурсам
Уметь	2.1	получать информацию о параметрах компьютерной системы;
	2.2	подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы;
	2.3	производить инсталляцию и настройку программного обеспечения компьютерных систем;

1.4. Формируемые компетенции:

ОК.1 Понимать сущность и социальную значимость своей будущей профессии, проявлять к ней устойчивый интерес.

ОК.2 Организовывать собственную деятельность, выбирать типовые методы и способы выполнения профессиональных задач, оценивать их эффективность и качество.

ОК.3 Принимать решения в стандартных и нестандартных ситуациях и нести за них ответственность.

ОК.4 Осуществлять поиск и использование информации, необходимой для эффективного выполнения профессиональных задач, профессионального и личностного развития.

ОК.5 Использовать информационно-коммуникационные технологии в профессиональной деятельности.

ОК.6 Работать в коллективе и в команде, эффективно общаться с коллегами, руководством, потребителями.

ОК.7 Брать на себя ответственность за работу членов команды (подчиненных), за результат выполнения заданий.

ОК.8 Самостоятельно определять задачи профессионального и личностного развития, заниматься самообразованием, осознанно планировать повышение квалификации.

ОК.9 Ориентироваться в условиях частой смены технологий в профессиональной деятельности.

ПК.1.1 Выполнять разработку спецификаций отдельных компонент.

ПК.1.2 Осуществлять разработку кода программного продукта на основе готовых спецификаций на уровне модуля.

ПК.1.5 Осуществлять оптимизацию программного кода модуля.

ПК.2.3 Решать вопросы администрирования базы данных.

ПК.2.4 Реализовывать методы и технологии защиты информации в базах данных.

ПК.3.1 Анализировать проектную и техническую документацию на уровне взаимодействия компонент программного обеспечения.

ПК.3.2 Выполнять интеграцию модулей в программную систему.

ПК.3.4 Осуществлять разработку тестовых наборов и тестовых сценариев.

2. ФОНД ОЦЕНОЧНЫХ СРЕДСТВ ДИСЦИПЛИНЫ, ИСПОЛЬЗУЕМЫЙ ДЛЯ ТЕКУЩЕГО КОНТРОЛЯ

2.1 Текущий контроль (ТК) № 1

Тема занятия: 1.1.2. Основные компоненты программных средств компьютерных систем

Метод и форма контроля: Письменный опрос (Опрос)

Вид контроля: Письменный опрос

Дидактическая единица: 1.1 базовые понятия и основные принципы построения архитектур вычислительных систем;

Занятие(-я):

1.1.1. Понятие Архитектуры компьютерных систем, их разновидности и архитектурные особенности. Принципы фон Неймана

Задание №1

Сформулировать основные принципы построения архитектур вычислительных систем.

<i>Оценка</i>	<i>Показатели оценки</i>
3	Приведены основные принципы построения архитектур вычислительных систем (не все, не точно)
4	Приведены основные принципы построения архитектур вычислительных систем (достаточно подробно)
5	Приведены основные принципы построения архитектур вычислительных систем Зарисована структура основной архитектуры)

Дидактическая единица: 1.2 типы вычислительных систем и их архитектурные особенности;

Занятие(-я):

1.1.1. Понятие Архитектуры компьютерных систем, их разновидности и архитектурные особенности. Принципы фон Неймана

Задание №1

Перечислить типы вычислительных систем и их архитектурные особенности.

<i>Оценка</i>	<i>Показатели оценки</i>
3	Названы типы вычислительных систем
4	Названы типы вычислительных систем, приведены их особенности
5	Названы типы вычислительных систем, приведены их особенности достаточно полно и точно

2.2 Текущий контроль (ТК) № 2

Тема занятия: 2.2.2.Исследовать работу DC, MX, SM в программе САПР

Метод и форма контроля: Практическая работа (Опрос)

Вид контроля: Построить схемы в программе САПР. Устный опрос

Дидактическая единица: 1.3 организацию и принцип работы основных логических блоков компьютерных систем;

Занятие(-я):

2.1.5.По заданию выполнить кодирование чисел с ФТ и с ПТ, произвести арифметические операции над ними.

2.2.1.Функциональные узлы комбинационного типа

2.3 Текущий контроль (ТК) № 3

Тема занятия: 2.2.6.Построить регистр с заданными параметрами.

Метод и форма контроля: Практическая работа (Опрос)

Вид контроля: Устный опрос

Дидактическая единица: 1.3 организацию и принцип работы основных логических блоков компьютерных систем;

Занятие(-я):

2.2.2.Исследовать работу DC, MX, SM в программе САПР

2.2.3.Цифровые автоматы. Назначение. Типы. Применение.

2.2.4.Исследование работы триггеров в программе САПР

2.2.5.Регистры и счетчики

Задание №1

Исследовать работу триггеров, регистров, счетчиков в программе САПР.

<i>Оценка</i>	<i>Показатели оценки</i>
3	Построены схемы для исследования триггеров, регистра, счетчика
4	Построены схемы для исследования триггеров, регистра, счетчика. Выполнено исследование работы данных узлов (получены таблицы истинности)
5	Построены схемы для исследования триггеров, регистра, счетчика. Выполнено исследование работы данных узлов (получены таблицы истинности). Устно объяснена работа данных схем

2.4 Текущий контроль (ТК) № 4

Тема занятия: 2.2.11.Управление оперативной памятью. Физическая организация памяти. Расчёт адреса при обращении к памяти (в реальном режиме).

Метод и форма контроля: Практическая работа (Опрос)

Вид контроля: Письменно-устный опрос

Дидактическая единица: 1.3 организацию и принцип работы основных логических блоков компьютерных систем;

Занятие(-я):

2.2.6. Построить регистр с заданными параметрами.

2.2.7. Основные функциональные устройства компьютерных систем (КС), их назначение и принцип обмена

2.2.8. Память компьютерных систем, виды памяти, основные параметры

2.2.9. Оперативная память, особенности её функционирования, основные характеристики. Методы увеличения быстродействия динамической памяти

2.2.10. Изучение по схеме адресной памяти, стековой организации, 2D, 3D.

Задание №1

Привести схему организации адресной памяти, стековую организацию, 2D, 3D структуры.

<i>Оценка</i>	<i>Показатели оценки</i>
3	Имеется представление об адресной или стековой организации
4	Приведена схема адресной памяти или стековой организации.
5	Приведена схема адресной памяти или стековой организации, объяснена суть их работы

Дидактическая единица: 2.1 получать информацию о параметрах компьютерной системы;

Занятие(-я):

Задание №1

Что такое карта памяти, сформулировать назначение основных областей памяти.

<i>Оценка</i>	<i>Показатели оценки</i>
3	Названы основные области памяти
4	Названы основные области памяти, указано их назначение
5	Названы основные области памяти, указано их назначение, логическая приведена структура (ориентировочно)

2.5 Текущий контроль (ТК) № 5

Тема занятия: 2.2.15. Выполнить программирование блока постоянной памяти по заданной схеме.

Метод и форма контроля: Самостоятельная работа (Опрос)

Вид контроля: Письменный опрос

Дидактическая единица: 1.4 процессы обработки информации на всех уровнях компьютерных архитектур;

Занятие(-я):

2.1.4. Кодирование информации, Арифметические операции над числами с фиксированной точкой(ФТ) и с плавающей точкой (ПТ)

2.2.7. Основные функциональные устройства компьютерных систем(КС), их назначение и принцип обмена

Задание №1

Определить на каких уровнях КС организуется обработка информации.

<i>Оценка</i>	<i>Показатели оценки</i>
3	По заданной методической литературе определены основные уровни обработки информации
4	По заданной методической литературе определены основные уровни обработки информации, пояснено, каким способом(в чем заключается)
5	По заданной методической литературе определены основные уровни обработки информации, пояснено, каким способом(в чем заключается). Перечислены практически все основные уровни и способы обработки

Дидактическая единица: 2.1 получать информацию о параметрах компьютерной системы;

Занятие(-я):

2.2.12. Составление карты памяти для конкретного ПК. Работа с командой MEM

Задание №1

Получить информацию о параметрах компьютерной системы.

<i>Оценка</i>	<i>Показатели оценки</i>
3	По карте памяти определены основные виды памяти, их параметры
4	По карте памяти определены основные виды памяти, их параметры. В программе Setup (BIOS) просмотрены параметры основных устройств
5	По карте памяти определены основные виды памяти, их параметры. В программе Setup (BIOS) просмотрены параметры основных устройств. Информация найдена и изучена в "Настройках " кнопки Пуск

2.6 Текущий контроль (ТК) № 6

Тема занятия: 2.2.17.Изучение Кэш- памяти по обучающей программе и расчёт с заданными параметрами

Метод и форма контроля: Практическая работа (Опрос)

Вид контроля: Визуально - устный

Дидактическая единица: 1.3 организацию и принцип работы основных логических блоков компьютерных систем;

Занятие(-я):

2.2.11.Управление оперативной памятью. Физическая организация памяти. Расчёт адреса при обращении к памяти (в реальном режиме).

2.2.12.Составление карты памяти для конкретного ПК. Работа с командой MEM

2.2.13.Логическая организация оперативной памяти. Карта памяти. Назначение областей памяти

2.2.14.Постоянная память, её особенности , характеристики, методы программирования.

2.2.16.Кэш-память, Назначение. Разновидности, основные характеристики. Принцип функционирования.

Дидактическая единица: 1.4 процессы обработки информации на всех уровнях компьютерных архитектур;

Занятие(-я):

2.2.16.Кэш-память, Назначение. Разновидности, основные характеристики.

Принцип функционирования.

Задание №1

Выполнить арифметические операции над числами с фиксированной точкой(ФТ) и с плавающей точкой (ПТ).

<i>Оценка</i>	<i>Показатели оценки</i>
3	Выполнено кодирование чисел с фиксированной точкой(ФТ) и с плавающей точкой (ПТ)
4	Выполнено кодирование чисел с фиксированной точкой(ФТ) и с плавающей точкой (ПТ). Выполнены арифметические операции над числами с ФТ
5	Выполнено кодирование чисел с фиксированной точкой(ФТ) и с плавающей точкой (ПТ). Выполнены арифметические операции над числами с ФТ и с ПТ

2.7 Текущий контроль (ТК) № 7

Тема занятия: 3.1.3.Шинная организация Компьютерных систем. Работа процессора с оперативной памятью и портами ввода - вывода.

Метод и форма контроля: Практическая работа (Опрос)

Вид контроля: Письменно-устный

Дидактическая единица: 1.3 организацию и принцип работы основных логических блоков компьютерных систем;

Занятие(-я):

2.2.17.Изучение Кэш- памяти по обучающей программе и расчёт с заданными параметрами

3.1.1.Структура и функционирование процессора. Регистры процессора, их назначение

3.1.2.Изучение регистров процессора (обучающая программа)

Задание №1

Изучить Кэш-память по обучающей программе и рассчитать объем КЭШ с заданными параметрами

<i>Оценка</i>	<i>Показатели оценки</i>
3	Объяснено назначение Кэш- памяти, ассоциативный метод ее построения
4	Объяснено назначение Кэш- памяти, ассоциативный метод ее построения. Названы разновидности организации КЭШ.
5	Объяснено назначение Кэш- памяти, ассоциативный метод ее построения. Названы разновидности организации КЭШ. Выполнен расчет объем КЭШ с заданными параметрами

2.8 Текущий контроль (ТК) № 8

Тема занятия: 3.1.9.Изучение команд Ассемблера. Написание программ в Ассемблере

Метод и форма контроля: Практическая работа (Опрос)

Вид контроля: Работа в обучающей программе. Опрос устный

Дидактическая единица: 1.4 процессы обработки информации на всех уровнях компьютерных архитектур;

Занятие(-я):

2.2.17.Изучение Кэш- памяти по обучающей программе и расчёт с заданными параметрами

3.1.1.Структура и функционирование процессора. Регистры процессора, их назначение

3.1.2.Изучение регистров процессора (обучающая программа)

3.1.3.Шинная организация Компьютерных систем. Работа процессора с оперативной памятью и портами ввода - вывода.

3.1.4.Микропрограммное устройство управления (Декодер команд), его работа

3.1.5.Изучение микропрограммного УУ (декодера команд), составление алгоритма работы устройства

3.1.6. Арифметическо - логическое устройство, сопроцессор (FPU), выполнение соответствующих операций.

3.1.7. Составление алгоритма работы блоков АЛУ

3.1.8. Программирование микропроцессоров. Структура команды процессора. Цикл выполнения команды. Принципы распараллеливания операций и построения конвейерных структур. 2 2 2 Классификация команд. Системы команд . Классы процессоров: CISC, RISC,

Задание №1

Изучить шинную организацию Компьютерных систем. Понять работу процессора с оперативной памятью и портами ввода - вывода.

<i>Оценка</i>	<i>Показатели оценки</i>
3	Изучена и объяснена Шинная организация Компьютерных систем.
4	Изучена и объяснена Шинная организация Компьютерных систем. Изучена и пояснена работа процессора с оперативной памятью и портами ввода - вывода.(с подсказками)
5	Изучена и объяснена Шинная организация Компьютерных систем. Изучена и пояснена работа процессора с оперативной памятью и портами ввода - вывода. Четко изложена последовательность работы процессора в заданных режимах

Задание №2

Изучить микропрограммное УУ (декодер команд), составить алгоритм работы устройства

<i>Оценка</i>	<i>Показатели оценки</i>
3	. Изучено и пояснена работа микропрограммного УУ (декодера команд), составление алгоритма работы устройства
4	Изучено и пояснена работа микропрограммного УУ (декодера команд), составлен алгоритм работы устройства
5	Изучено и пояснена работа микропрограммного УУ (декодера команд), составлен алгоритм работы устройства. Четко приведена связь работы блоков в соответствии с алгоритмом

2.9 Текущий контроль (ТК) № 9

Тема занятия: 3.1.13. Изучение режимов работы процессора.

Метод и форма контроля: Практическая работа (Опрос)

Вид контроля: Самостоятельная работа

Дидактическая единица: 1.4 процессы обработки информации на всех уровнях компьютерных архитектур;

Занятие(-я):

3.1.9.Изучение команд Ассемблера. Написание программ в Ассемблере

3.1.10.Изучение команд Ассемблера, написание программ

3.1.11.Изучение команд DEBAG, выполнение программ в DEBAG

3.1.12.Режимы работы процессора (RM, PM, PPM), основные характеристики режимов. Расчёт физического адреса в режиме PM.

Задание №1

Объяснить суть защищенного режима работы процессора (PM,). Рассчитать физический адрес в режиме PM.

<i>Оценка</i>	<i>Показатели оценки</i>
3	Пояснена суть защищенного режима работы процессора (PM,). Рассчитать физический адреса в режиме PM.
4	Пояснена суть защищенного режима работы процессора (PM,). Выполнен расчет физического адреса в режиме PM.(с ошибками и подсказками)
5	Пояснена суть защищенного режима работы процессора (PM,). Рассчитан физический адреса в режиме PM. Четко пояснена последовательность расчета.

Дидактическая единица: 1.6 основные принципы управления ресурсами и организации доступа к этим ресурсам

Занятие(-я):

2.2.15.Выполнить программирование блока постоянной памяти по заданной схеме.

Задание №1

Записать основные принципы управления ресурсами и организацию доступа к этим ресурсам.

<i>Оценка</i>	<i>Показатели оценки</i>
3	По предложенной методической литературе записаны и объяснены основные принципы управления ресурсами и организация доступа к этим ресурсам.
4	По предложенной методической литературе записаны и объяснены основные принципы управления ресурсами и организация доступа к этим ресурсам, перечислены какие программы позволяют управлять ресурсами (BIOS Setup, и ДР.-?)

5	По предложенной методической литературе записаны и объяснены основные принципы управления ресурсами и организация доступа к этим ресурсам, перечислены какие программы позволяют управлять ресурсами (BIOS Setup, и ДР.-?). Правильно применено их использование.
---	---

Дидактическая единица: 2.1 получать информацию о параметрах компьютерной системы;

Занятие(-я):

2.2.15.Выполнить программирование блока постоянной памяти по заданной схеме.

Задание №1

Составить карту памяти для конкретного ПК. Уметь работать с командой MEM

<i>Оценка</i>	<i>Показатели оценки</i>
3	Через командную строку введена команда MEM и ее производные. просмотрена информация, объяснения не внятные
4	Через командную строку введена команда MEM и ее производные. просмотрена информация, определены виды памяти и их параметры
5	Через командную строку введена команда MEM и ее производные, просмотрена информация, определены виды памяти и их параметры. Четко объяснено назначение основных видов памяти

2.10 Текущий контроль (ТК) № 10

Тема занятия: 4.1.4.Изучение обмена по прерываниям

Метод и форма контроля: Практическая работа (Опрос)

Вид контроля: С использованием ИКТ

Дидактическая единица: 1.4 процессы обработки информации на всех уровнях компьютерных архитектур;

Занятие(-я):

3.1.13.Изучение режимов работы процессора.

4.1.1.Организация программного обмена

4.1.2.Изучение программного обмена по схеме

4.1.3.Обмен по прерываниям. Виды прерываний. Последовательность обмена.

Задание №1

Изучить программный обмен процессора с периферийными устройствами. (по метод. материалу).

<i>Оценка</i>	<i>Показатели оценки</i>
3	Пояснена суть программного обмена процессора с периферийными устройствами.(с подсказками)
4	Пояснена суть программного обмена процессора с периферийными устройствами. Названо назначение портов ввода - вывода, драйверов.
5	Пояснена суть программного обмена процессора с периферийными устройствами. Названо назначение портов ввода - вывода, драйверов. Пояснено назначение программы Plug and Play

2.11 Текущий контроль (ТК) № 11

Тема занятия: 4.1.7.Изучение интерфейсов периферийных устройств

Метод и форма контроля: Самостоятельная работа (Информационно-аналитический)

Вид контроля: устный с применением ИКТ

Дидактическая единица: 1.4 процессы обработки информации на всех уровнях компьютерных архитектур;

Занятие(-я):

4.1.4.Изучение обмена по прерываниям

4.1.5.Режим прямого доступа к памяти(DMA). Назначение режима.

Последовательность обмена.

4.1.6.Классификация интерфейсов. . Внутренние интерфейсы: интерфейсы системной шины .Интерфейсы периферийных устройств . Программно-аппаратная совместимость

Дидактическая единица: 2.2 подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы;

Занятие(-я):

4.1.4.Изучение обмена по прерываниям

Задание №1

Изучить различные виды интерфейсов, их применение и характеристики, Визуально определять тип интерфейса

<i>Оценка</i>	<i>Показатели оценки</i>
3	Визуально определены типы интерфейсов, названо их применение
4	Визуально определены типы интерфейсов, названо их применение и основные характеристики

5	Визуально определены типы интерфейсов, названо их применение и основные характеристики. Четко пояснена особенность параллельной и последовательной передачи.
---	--

Дидактическая единица: 2.3 производить инсталляцию и настройку программного обеспечения компьютерных систем;

Занятие(-я):

4.1.4. Изучение обмена по прерываниям

Задание №1

Уметь: производить инсталляцию и настройку программного обеспечения компьютерных систем

<i>Оценка</i>	<i>Показатели оценки</i>
3	Устройство подключено к системе, выбран соответствующий драйвер
4	Устройство подключено к системе, выбран соответствующий драйвер
5	Устройство подключено к системе, выбран соответствующий драйвер. Выполнена и пояснена последовательность выполнения инсталляции

2.12 Текущий контроль (ТК) № 12

Тема занятия: 5.1.2. Изучение логической структуры и принципа работы жесткого диска.

Метод и форма контроля: Практическая работа (Опрос)

Вид контроля: Письменный опрос

Дидактическая единица: 2.1 получать информацию о параметрах компьютерной системы;

Занятие(-я):

5.1.1. Логическая и структурная организация магнитного диска. Принципы действия накопителя на жестком магнитном диске.

Задание №1

Изучить Логическую и структурную организацию магнитного диска. Принципы действия накопителя на жестком магнитном диске

<i>Оценка</i>	<i>Показатели оценки</i>
3	Приведена логическая организация магнитного диска.
4	Приведена логическая организация магнитного диска. Приведена структура хранения информации на диске

5	Приведена логическая организация магнитного диска. Приведена структура хранения информации на диске. Принципы действия накопителя на жестком магнитном диске
---	--

Задание №2

Изучить Логическую и структурную организацию магнитного диска. Принципы действия накопителя на жестком магнитном диске

<i>Оценка</i>	<i>Показатели оценки</i>
---------------	--------------------------

Дидактическая единица: 2.2 подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы;

Занятие(-я):

4.1.7.Изучение интерфейсов периферийных устройств

Задание №1

Изучить интерфейсы периферийных устройств

<i>Оценка</i>	<i>Показатели оценки</i>
3	Составлена таблица, включающая типы интерфейсов, их назначение и основные характеристики
4	Составлена таблица, включающая типы интерфейсов, их назначение и основные характеристики,пояснен принцип последовательной и параллельной передачи
5	Составлена таблица, включающая типы интерфейсов, их назначение и основные характеристики,пояснен принцип последовательной и параллельной передачи. Нарисована структура ПК, включающая основные типы интерфейсов

2.13 Текущий контроль (ТК) № 13

Тема занятия: 5.1.4.Изучение настроек базовой системы ввода/вывода BIOS.

Метод и форма контроля: Практическая работа (Информационно-аналитический)

Вид контроля: Письменный опрос

Дидактическая единица: 1.5 основные компоненты программного обеспечения компьютерных систем;

Занятие(-я):

3.1.7.Составление алгоритма работы блоков АЛУ

5.1.3.Основные принципы управления ресурсами вычислительных систем и организация доступа к этим ресурсам.

Задание №1

Привести логическую структуру и принципы работы жесткого диска.

<i>Оценка</i>	<i>Показатели оценки</i>
3	Приведена логическая структура жесткого диска и принцип работы жесткого диска
4	Приведена логическая структура жесткого диска. Приведено описание работы жесткого диска
5	Приведена логическая структура жесткого диска. Приведено описание работы жесткого диска. Пояснено назначение FAT таблиц

Задание №2

Привести логическую структуру и принципы работы жесткого диска.

<i>Оценка</i>	<i>Показатели оценки</i>
---------------	--------------------------

Дидактическая единица: 2.1 получать информацию о параметрах компьютерной системы;

Занятие(-я):

Задание №1

Получить информацию о параметрах компьютерной системы.

<i>Оценка</i>	<i>Показатели оценки</i>
---------------	--------------------------

Задание №2

Получить информацию о параметрах компьютерной системы.

<i>Оценка</i>	<i>Показатели оценки</i>
3	Просмотрен BIOS
4	Просмотр BIOS, просмотрена утилита для процессора CPU-2
5	Просмотрен BIOS, просмотрена утилита для процессора CPU-2, ознакомлен с утилитой EVEREST

3. ФОНД ОЦЕНОЧНЫХ СРЕДСТВ ДИСЦИПЛИНЫ, ИСПОЛЬЗУЕМЫЙ ДЛЯ ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ

№ семестра	Вид промежуточной аттестации
5	Экзамен

Экзамен может быть выставлен автоматически по результатам текущих контролей
Текущий контроль №1
Текущий контроль №2
Текущий контроль №3
Текущий контроль №4
Текущий контроль №5
Текущий контроль №6
Текущий контроль №7
Текущий контроль №8
Текущий контроль №9
Текущий контроль №10
Текущий контроль №11
Текущий контроль №12
Текущий контроль №13

Метод и форма контроля: Контрольная работа (Опрос)

Вид контроля: Выполнить два теоретических и два практических задания

Дидактическая единица для контроля:

1.1 базовые понятия и основные принципы построения архитектур вычислительных систем;

Задание №1 (из текущего контроля)

Сформулировать основные принципы построения архитектур вычислительных систем.

<i>Оценка</i>	<i>Показатели оценки</i>
3	Приведены основные принципы построения архитектур вычислительных систем (не все, не точно)
4	Приведены основные принципы построения архитектур вычислительных систем (достаточно подробно)

5	Приведены основные принципы построения архитектур вычислительных систем (Зарисована структура основной архитектуры)
---	---

Дидактическая единица для контроля:

1.2 типы вычислительных систем и их архитектурные особенности;

Задание №1 (из текущего контроля)

Перечислить типы вычислительных систем и их архитектурные особенности.

<i>Оценка</i>	<i>Показатели оценки</i>
3	Названы типы вычислительных систем
4	Названы типы вычислительных систем, приведены их особенности
5	Названы типы вычислительных систем, приведены их особенности достаточно полно и точно

Дидактическая единица для контроля:

1.3 организацию и принцип работы основных логических блоков компьютерных систем;

Задание №1 (из текущего контроля)

Исследовать работу триггеров, регистров, счетчиков в программе САПР.

<i>Оценка</i>	<i>Показатели оценки</i>
3	Построены схемы для исследования триггеров, регистра, счетчика
4	Построены схемы для исследования триггеров, регистра, счетчика. Выполнено исследование работы данных узлов (получены таблицы истинности)
5	Построены схемы для исследования триггеров, регистра, счетчика. Выполнено исследование работы данных узлов (получены таблицы истинности). Устно объяснена работа данных схем

Дидактическая единица для контроля:

1.4 процессы обработки информации на всех уровнях компьютерных архитектур;

Задание №1 (из текущего контроля)

Выполнить арифметические операции над числами с фиксированной точкой(ФТ) и с плавающей точкой (ПТ).

<i>Оценка</i>	<i>Показатели оценки</i>
3	Выполнено кодирование чисел с фиксированной точкой(ФТ) и с плавающей точкой (ПТ)
4	Выполнено кодирование чисел с фиксированной точкой(ФТ) и с плавающей точкой (ПТ). Выполнены арифметические операции над числами с ФТ
5	Выполнено кодирование чисел с фиксированной точкой(ФТ) и с плавающей точкой (ПТ). Выполнены арифметические операции над числами с ФТ и с ПТ

Задание №2 (из текущего контроля)

Изучить шинную организацию Компьютерных систем. Понять работу процессора с оперативной памятью и портами ввода - вывода.

<i>Оценка</i>	<i>Показатели оценки</i>
3	Изучена и объяснена Шинная организация Компьютерных систем.
4	Изучена и объяснена Шинная организация Компьютерных систем. Изучена и пояснена работа процессора с оперативной памятью и портами ввода - вывода.(с подсказками)
5	Изучена и объяснена Шинная организация Компьютерных систем. Изучена и пояснена работа процессора с оперативной памятью и портами ввода - вывода. Четко изложена последовательность работы процессора в заданных режимах

Дидактическая единица для контроля:

1.5 основные компоненты программного обеспечения компьютерных систем;

Задание №1 (из текущего контроля)

Привести логическую структуру и принципы работы жесткого диска.

<i>Оценка</i>	<i>Показатели оценки</i>
3	Приведена логическая структура жесткого диска и принцип работы жесткого диска
4	Приведена логическая структура жесткого диска. Приведено описание работы жесткого диска
5	Приведена логическая структура жесткого диска. Приведено описание работы жесткого диска. Пояснено назначение FAT таблиц

Задание №2 (из текущего контроля)

Привести логическую структуру и принципы работы жесткого диска.

<i>Оценка</i>	<i>Показатели оценки</i>
---------------	--------------------------

Дидактическая единица для контроля:

1.6 основные принципы управления ресурсами и организации доступа к этим ресурсам

Задание №1 (из текущего контроля)

Записать основные принципы управления ресурсами и организацию доступа к этим ресурсам.

<i>Оценка</i>	<i>Показатели оценки</i>
3	По предложенной методической литературе записаны и объяснены основные принципы управления ресурсами и организация доступа к этим ресурсам.
4	По предложенной методической литературе записаны и объяснены основные принципы управления ресурсами и организация доступа к этим ресурсам, перечислены какие программы позволяют управлять ресурсами (BIOS Setup, и ДР.-?)
5	По предложенной методической литературе записаны и объяснены основные принципы управления ресурсами и организация доступа к этим ресурсам, перечислены какие программы позволяют управлять ресурсами (BIOS Setup, и ДР.-?). Правильно применено их использование.

Дидактическая единица для контроля:

2.1 получать информацию о параметрах компьютерной системы;

Задание №1 (из текущего контроля)

Получить информацию о параметрах компьютерной системы.

<i>Оценка</i>	<i>Показатели оценки</i>
3	По карте памяти определены основные виды памяти, их параметры
4	По карте памяти определены основные виды памяти, их параметры. В программе Setup (BIOS) просмотрены параметры основных устройств

5	По карте памяти определены основные виды памяти, их параметры. В программе Setup (BIOS) просмотрены параметры основных устройств. Информация найдена и изучена в "Настройках " кнопки Пуск
---	--

Дидактическая единица для контроля:

2.2 подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы;

Задание №1 (из текущего контроля)

Изучить различные виды интерфейсов, их применение и характеристики, Визуально определять тип интерфейса

<i>Оценка</i>	<i>Показатели оценки</i>
3	Визуально определены типы интерфейсов, названо их применение
4	Визуально определены типы интерфейсов, названо их применение и основные характеристики
5	Визуально определены типы интерфейсов, названо их применение и основные характеристики. Четко пояснена особенность параллельной и последовательной передачи.

Дидактическая единица для контроля:

2.3 производить установку и настройку программного обеспечения компьютерных систем;

Задание №1 (из текущего контроля)

Уметь: производить установку и настройку программного обеспечения компьютерных систем

<i>Оценка</i>	<i>Показатели оценки</i>
3	Устройство подключено к системе, выбран соответствующий драйвер
4	Устройство подключено к системе, выбран соответствующий драйвер
5	Устройство подключено к системе, выбран соответствующий драйвер. Выполнена и пояснена последовательность выполнения установки